

SH8204 (Rev1.00) PWM 类别板继电器控制表

继电器	CBIT		用途
K1	8	(CBIT1-0)	整个环路补偿控制
K2	9	(CBIT1-1)	接通辅助运放
K3	10	(CBIT1-2)	接通自身闭环
K4	11	(CBIT1-3)	接通输出跟随器
K5	12	(CBIT1-4)	运放 B 单元接入运放环路
K6	13	(CBIT1-5)	运放 A 单元接入运放环路
K7	14	(CBIT1-6)	同相端 45K 电阻匹配
K8	15	(CBIT1-7)	同相端输入接共模电压源 QVI7
K9	16	(CBIT2-0)	同相端输入接 AGND
K10	17	(CBIT2-1)	同相端偏置电阻 10K 控制
K11	18	(CBIT2-2)	反相端偏置电阻 10K 控制
K12	19	(CBIT2-3)	反相端输入接 AGND
K13	20	(CBIT2-4)	反相端输入接共模电压源 QVI7
K14	21	(CBIT2-5)	反相端输入接 ACS1
K15	22	(CBIT2-6)	运放环路增益（500）选择
K16	23	(CBIT2-7)	ACS1 衰减增益（1/500）控制
K17	24	(CBIT3-0)	PWM 输出 1 选通 TMU
K18	25	(CBIT3-1)	PWM 输出 2 选通 TMU
K19	26	(CBIT3-2)	PWM 输出 1 选通 PVI1
K20	27	(CBIT3-3)	PWM 输出 2 选通 PVI1
K21	28	(CBIT3-4)	RC 网络-5
K22	29	(CBIT3-5)	RC 网络-6
K23	30	(CBIT3-6)	RC 网络-7
K24	31	(CBIT3-7)	RC 网络-8
K25	32	(CBIT4-0)	RC 网络-1
K26	33	(CBIT4-1)	RC 网络-2
K27	34	(CBIT4-2)	RC 网络-3
K28	35	(CBIT4-3)	RC 网络-4
K29	36	(CBIT4-4)	PWM 输出 2 选通 AGND
K30	37	(CBIT4-5)	PWM 输出 1 选通 AGND
K31	38	(CBIT4-6)	PWM 输出 2 选通 PVI2
K32	39	(CBIT4-7)	PWM 输出 1 选通 PVI2
K33	40	(CBIT5-0)	运放 A 单元同相接地，反相 QVI5-K1
K34	41	(CBIT5-1)	运放 A 单元反相接地，同相 QVI5-K1
K35	42	(CBIT5-2)	运放 B 单元同相接地，反相 QVI5-K1
K36	43	(CBIT5-3)	运放 B 单元反相接地，同相 QVI5-K1
K37	44	(CBIT5-4)	QVI5-K2

K38	45	(CBIT5-5)	QVI5-K1
K39	46	(CBIT5-6)	QVI4-K2
K40	47	(CBIT5-7)	QVI4-K1
K41	48	(CBIT6-0)	QVI0-K1
K42	49	(CBIT6-1)	QVI0-K2
K43	50	(CBIT6-2)	QVI1-K1
K44	51	(CBIT6-3)	QVI1-K2
K45	52	(CBIT6-4)	QVI2-K1
K46	53	(CBIT6-5)	QVI2-K2
K47	54	(CBIT6-6)	QVI3-K1
K48	55	(CBIT6-7)	QVI3-K2
K49	56	(CBIT7-0)	辅助运放 AOUT 输出测量
K50	57	(CBIT7-1)	被测运放单元 A or B 接通 ACM1
K51	58	(CBIT7-2)	被测运放单元 A or B 接通负载 RL2
K52	59	(CBIT7-3)	被测运放单元 A or B 接通负载 RL1
K53	60	(CBIT7-4)	B 单元输出接通辅助运放 or 自身闭环
K54	61	(CBIT7-5)	A 单元输出接通辅助运放 or 自身闭环
无	62	(CBIT7-6)	
无	63	(CBIT7-7)	

其中部分继电器要求同步动作，以维持环路稳定和电阻匹配。

具体同步动作的继电器有：

- 1.增益选择同步：K7，K15，K16
- 2.辅助运放闭环：K1，K2，K4

与运放相关的继电器共 26 个，分别是：K1-K16，K33-K36，K49-K54
不相关的 28 个，分别是：K17-K32，K37-K48。